



Chips Joint Undertaking

Non-Initiative Calls 2024

Nota di Aggiornamento

Febbraio 2024

Questa nota ha lo scopo di approfondire i punti salienti del bando. Per l'elaborazione delle proposte progettuali si raccomanda una lettura approfondita dei documenti ufficiali messi a disposizione dalla Chips Joint Undertaking.

La Chips Joint Undertaking (Chips JU) ha pubblicato tre nuovi bandi per un budget totale di 216 milioni di euro.

La Chips JU, istituita come il successore della Key Digital Technologies JU, finanzia progetti innovativi con l'obiettivo di rafforzare l'ecosistema europeo dei semiconduttori e la leadership tecnologica dell'Europa.

Per farlo, il Programma di lavoro per il 2023-2027 distingue tra azioni *initiative* e *non-initiative*:

- le azioni *initiative* comprendono: le linee pilota, la piattaforma di progettazione, i centri di competenza e la tecnologia dei chip quantistici;
- le azioni *non-initiative* fanno riferimento a quella parte del programma di lavoro relativa a ciò che era precedentemente incluso nel Programma di lavoro della KDT JU.

I tre bandi pubblicati sono a loro volta suddivisi in topic. Le call sono le seguenti:

Call 2024-1:

- *Global call according to SRIA 2024 (IA)*
- *Focus topic on "High Performance RISC-V Automotive Processors supporting SDV"*
- *Focus topic on "Service Oriented Framework for the Software Defined Vehicle of the future"*

Call 2024-2:

- *Global call according to SRIA 2023 (RIA)*
- *Focus topic on "Sustainable and greener manufacturing"*

Call 2024-3:

- *Joint call with Korea on Heterogeneous integration and neuromorphic computing technologies for future semiconductor components and systems*

I bandi della Chips JU prevedono un co-finanziamento nazionale: ciò vuol dire che ogni Stato membro definisce il proprio budget, tasso di co-finanziamento, condizioni di ammissibilità ed ente erogatore. Nel caso dei progetti co-finanziati dall'Italia, il supporto finanziario è fornito dal Ministero dell'Università e della Ricerca (MUR).

La scadenza per presentare le proposte è il 14 maggio 2024.

SOMMARIO

1. Introduzione	3
1.1 Obiettivi	3
2. Non-initiative calls per il 2024	5
2.1 Call 2024-1	6
2.1.1 Call 2024-1, Topic 1. Global call according to SRIA 2024 (IA)	6
2.1.2 Call 2024-1, Topic 2. Focus topic on High Performance RISC-V Automotive Processors supporting the vehicle of the future.....	7
2.1.3 Call 2024-1, Topic 3. Focus topic on Software-define vehicle middleware and API framework for the vehicle of the future.....	8
2.2 Call 2024-2	9
2.2.1 Call 2024-2, Topic 1. Global RIA call	9
2.2.2 Call 2024-2, Topic 2. Focus topic on Sustainable and greener manufacturing.....	10
2.3 Call 2024-3	11
2.3.1 Call 2024-3, Topic 1. Joint call with Korea on heterogeneous integration and neuromorphic computing technologies for future semiconductor components and systems	11
3. Overview delle non-initiative calls 2024	12
4. Condizioni di ammissibilità	13
5. Budget e condizioni di eleggibilità previste dall'Italia	13
6. Siti web e documenti di riferimento	15

1. Introduzione

I partenariati si fondano sulla collaborazione tra Commissione europea ed enti o organizzazioni private o pubbliche a livello nazionale, regionale e locale. Si tratta di uno strumento fondamentale e di un valore aggiunto per l'attuazione delle politiche UE, per lo scambio di informazioni e pareri sulla programmazione, e per l'allineamento delle priorità settoriali a livello europeo, rafforzando lo spazio europeo della ricerca. Esistono tre tipi di partenariati: co-programmati, co-finanziati e istituzionalizzati (le "Joint Undertaking", JU).

La presente nota illustra le nuove attività della Chips Joint Undertaking (Chips JU) per il 2024, in particolare le *non-initiative calls*. Questi bandi non derivano direttamente dall'iniziativa di Chips JU, ma sono ereditati dal predecessore Key Digital Technology Joint Undertaking (KDT JU).

La KDT Joint Undertaking è un partenariato pubblico-privato volto a rafforzare l'autonomia strategica dell'UE nel settore dei componenti e dei sistemi elettronici, attraverso il finanziamento di progetti che potessero garantire all'UE la leadership in settori tecnologici chiave, compreso lo sviluppo di semiconduttori e applicazioni avanzate fondamentali per la strategia digitale dell'UE ed il Green Deal europeo.

Attraverso il Chips Act, entrato in vigore il 21 settembre 2023, la KDT JU è stata sostituita dalla Chips JU, con un conseguente ampliamento delle proprie attività. Con il Chips Act, infatti, la Commissione europea ha posto le basi per [l'Iniziativa Chips for Europe](#), con l'obiettivo di rafforzare l'ecosistema dei semiconduttori nell'UE e colmare il divario tra ricerca, innovazione e produzione, facilitando così la commercializzazione di idee innovative. Il principale attuatore dell'Iniziativa è la Chips Joint Undertaking.

I bandi della Chips JU, comprese le call *non-initiative* (ovvero derivanti dall'iniziativa della precedente JU, la Key Digital Technologies) prevedono un co-finanziamento nazionale: ciò vuol dire che ogni Stato membro definisce il proprio budget, tasso di co-finanziamento, condizioni di ammissibilità ed ente erogatore. **Nel caso dei progetti co-finanziati dall'Italia, il supporto finanziario è fornito dal Ministero dell'Università e della Ricerca (MUR).**

1.1 Obiettivi

Le **Joint Undertaking** hanno l'obiettivo di **rafforzare e integrare le capacità scientifiche, tecnologiche e di innovazione europee**, promuovendo la collaborazione nell'UE e accelerando l'adozione di soluzioni innovative in tutta l'Unione.

Più nello specifico, **la Chips JU ha i seguenti obiettivi generali:**

- 1) rafforzare l'autonomia strategica dell'Unione in materia di componenti e sistemi elettronici per sostenere le future esigenze delle industrie verticali e dell'economia in generale;
- 2) stabilire l'eccellenza scientifica e la leadership dell'innovazione dell'Unione nelle tecnologie emergenti dei componenti e dei sistemi, promuovendo la partecipazione attiva delle PMI;
- 3) garantire che le tecnologie dei componenti e dei sistemi affrontino le sfide sociali e ambientali dell'Europa;
- 4) realizzare lo sviluppo di capacità tecnologiche su larga scala e sostenere le relative attività di ricerca e innovazione in tutta la catena del valore dei semiconduttori dell'Unione per consentire lo sviluppo e la diffusione di tecnologie dei semiconduttori all'avanguardia e di nuova generazione, nonché l'innovazione di tecnologie consolidate che rafforzino le capacità di progettazione avanzata, l'integrazione dei sistemi e produzione di chip nell'UE;
- 5) contribuire alla realizzazione delle transizioni verdi e digitali, in particolare riducendo l'impatto climatico dei sistemi elettronici, migliorando la sostenibilità dei chip di prossima generazione e rafforzando i processi di economia circolare;
- 6) contribuire alla creazione di posti di lavoro di qualità all'interno dell'ecosistema dei semiconduttori e affrontare i principi di security-by-design, che forniscono protezione contro le minacce alla sicurezza informatica.

Oltre a questi obiettivi generali, la Chips JU ha anche i seguenti **obiettivi specifici**:

- 1) sostenere la ricerca e lo sviluppo per creare capacità di progettazione e produzione in Europa per aree di applicazione strategiche;
- 2) lanciare un portafoglio equilibrato di progetti grandi e piccoli a sostegno del rapido trasferimento delle tecnologie dalla ricerca all'ambiente industriale;
- 3) promuovere un ecosistema dinamico a livello dell'Unione basato su catene di valore digitali con un accesso semplificato ai nuovi arrivati;
- 4) sostenere la ricerca e lo sviluppo per migliorare le tecnologie dei componenti che garantiscono sicurezza, fiducia ed efficienza energetica per le infrastrutture e i settori critici in Europa;
- 5) promuovere la mobilitazione delle risorse nazionali e garantire il coordinamento dei programmi di ricerca e innovazione dell'Unione e nazionali nel campo dei componenti e dei sistemi elettronici;
- 6) stabilire una coerenza tra l'agenda strategica per la ricerca e l'innovazione dell'impresa comune per le tecnologie digitali fondamentali e le politiche dell'Unione, in modo che le tecnologie dei componenti e dei sistemi elettronici contribuiscano in modo efficiente.
- 7) sviluppare capacità di progettazione avanzate per le tecnologie integrate dei semiconduttori;

- 8) potenziare le linee pilota avanzate esistenti e svilupparne di nuove in tutta l'Unione per consentire lo sviluppo e la diffusione di tecnologie di semiconduttori all'avanguardia e di prossima generazione;
- 9) creare capacità tecnologiche e ingegneristiche avanzate per accelerare lo sviluppo innovativo di chip quantistici all'avanguardia e delle relative tecnologie dei semiconduttori;
- 10) creare una rete di centri di competenza in tutta l'Unione potenziando le strutture esistenti o creandone di nuove.

2. *Non-initiative calls* per il 2024

Per la parte non-initiative, la Chips JU per il 2024 prevede il **lancio di tre call con un budget stimato complessivo di 216 milioni di euro.**

Il primo bando (call 2024-1) sarà per azioni di innovazione (IA), si svolgerà in due fasi e comprende i seguenti topic:

- *Global call according to SRIA 2024 (IA)*
- *Focus topic on “High Performance RISC-V Automotive Processors supporting SDV”*
- *Focus topic on “Service Oriented Framework for the Software Defined Vehicle of the future”.*

Il secondo bando (call 2024-2), destinato ad azioni di ricerca e innovazione (RIA), si svolgerà in due fasi e comprende i seguenti topic:

- *Global call according to SRIA 2023 (RIA)*
- *Focus topic on “Sustainable and greener manufacturing”.*

Il terzo bando (call 2024-3), destinato ad azioni di ricerca e innovazione (RIA), sarà attuato in un'unica fase senza contributi nazionali ma in collaborazione con la Corea del Sud:

- *Joint call with Korea on Heterogeneous integration and neuromorphic computing technologies for future semiconductor components and systems*

I due topic globali si concentrano su tutti i capitoli della SRIA e mirano a rafforzare la competitività e l'innovazione industriale e a trasferire le innovazioni dagli ambienti di ricerca (RTO e Università) alle PMI e alle grandi imprese.

Le azioni di ricerca e innovazione (RIA) e le azioni di innovazione (IA) si differenziano essenzialmente per il livello di maturità tecnologica (TRL) e quindi per i tassi di rimborso. Le IA si riferiscono a TRL maggiori rispetto alle RIA.

I progetti selezionati devono dimostrare un elevato impatto, prevedendo una collaborazione a livello europeo con una partecipazione mista di grandi imprese, PMI e università.

I risultati attesi sono nuove tecnologie e applicazioni, linee pilota, dimostratori su larga scala e piattaforme per prodotti innovativi.

Nei paragrafi successivi sono riportate le call – ed i rispettivi topic – della Chips JU.

2.1 Call 2024-1

2.1.1 Call 2024-1, Topic 1. Global call according to SRIA 2024 (IA)

Per questa call globale, focalizzata sulle azioni di innovazione, i progetti presentati dovrebbero rispondere alle seguenti “*major challenges*”, che rappresentano fattori chiave per il raggiungimento dei quattro obiettivi comuni della ECS Strategic Research and Innovation Agenda:

- Process technology, equipment, materials and manufacturing
- Components, modules and systems integration
- Embedded software and beyond
- System of Systems
- Edge computing and embedded artificial intelligence
- Connectivity
- Architecture and design: methods and tools
- Quality, reliability, safety and cybersecurity
- Mobility
- Energy
- Digital Industry
- Health and wellbeing
- Agrifood and natural resources
- Digital Society

Elementi principali del topic

- Tipo di azione: azione di innovazione (IA)
- Modalità: due fasi con presentazione della proposta completa di progetto (Full Project Proposal, FPP)
- Pubblicazione: 6 febbraio 2024
- Budget indicativo: 103 milioni di euro
- TRL: tra 5 e 8 alla fine del progetto
- Scadenza (Definizione del Progetto): 14 maggio 2024, 17:00 (ora di Bruxelles)
- Scadenza (Presentazione della proposta completa di Progetto): 17 settembre 2024, 17:00 (ora di Bruxelles)

Tassi di co-finanziamento

La seguente tabella mostra i tassi di cofinanziamento come percentuali del costo ammissibile secondo Horizon Europe:

Tipo di beneficiario	Contributo UE
Grandi imprese	20%
PMI	30%
Università/altro (non profit)	35%

2.1.2 Call 2024-1, Topic 2. Focus topic on High Performance RISC-V Automotive Processors supporting the vehicle of the future.

Questo topic si occupa dell'implementazione di un sistema *hardware open source* basato su RISC-V del *Software Development Vehicle (SDV) Hardware Layer* compatibile con uno o più strati di astrazione dell'hardware (*Hardware Abstraction Levels, HAL*). La piattaforma di riferimento RISC-V prevista deve essere destinata all'uso commerciale e deve essere conforme agli standard dell'industria in termini di qualità e sicurezza. Deve contenere tutti gli asset e le garanzie necessari per abilitare e accelerare lo sviluppo e l'adozione di tecnologie *core* RISC-V in tutto l'ecosistema automobilistico europeo.

Elementi principali del topic

- Tipo di azione: azione di innovazione (IA)
- Modalità: due fasi con presentazione della proposta completa di progetto (Full Project Proposal, FPP)
- Pubblicazione: 6 febbraio 2024
- Budget indicativo: 20 milioni di euro
- TRL: tra 5 e 6 alla fine del progetto
- Scadenza (Definizione del Progetto): 14 maggio 2024, 17:00 (ora di Bruxelles)
- Scadenza (Presentazione della proposta completa di Progetto): 17 settembre 2024, 17:00 (ora di Bruxelles)

Tassi di co-finanziamento

La seguente tabella mostra i tassi di cofinanziamento come percentuali del costo ammissibile secondo Horizon Europe:

Tipo di beneficiario	Contributo UE
Grandi imprese	25%
PMI	30%
Università/altro (non profit)	35%

2.1.3 Call 2024-1, Topic 3. Focus topic on Software-define vehicle middleware and API framework for the vehicle of the future

Questo topic si concentra sul terzo livello del *Software Defined Vehicle Paradigm* per il veicolo del futuro, il paradigma ideato per l'industria automobilistica al fine di rispondere alle sfide del presente.

Elementi principali del topic

- Tipo di azione: azione di innovazione (IA)
- Modalità: due fasi con presentazione della proposta completa di progetto (Full Project Proposal, FPP)
- Pubblicazione: 6 febbraio 2024
- Budget indicativo: 20 milioni di euro
- TRL: tra 5 e 6 alla fine del progetto
- Scadenza (Definizione del Progetto): 14 maggio 2024, 17:00 (ora di Bruxelles)
- Scadenza (Presentazione della proposta completa di Progetto): 17 settembre 2024, 17:00 (ora di Bruxelles)

Tassi di co-finanziamento

La seguente tabella mostra i tassi di cofinanziamento come percentuali del costo ammissibile secondo Horizon Europe:

Tipo di beneficiario	Contributo UE
Grandi imprese	25%
PMI	30%
Università/altro (non profit)	35%

2.2 Call 2024-2

2.2.1 Call 2024-2, Topic 1. Global RIA call

Per questa call globale, focalizzata sulle azioni di ricerca e innovazione, i progetti presentati devono rispondere alle seguenti “*major challenges*”, che rappresentano fattori chiave per il raggiungimento dei quattro obiettivi comuni della ECS Strategic Research and Innovation Agenda:

- Process technology, equipment, materials and manufacturing
- Components, modules and systems integration
- Embedded software and beyond
- System of Systems
- Edge computing and embedded artificial intelligence
- Connectivity
- Architecture and design: methods and tools
- Quality, reliability, safety and cybersecurity
- Mobility
- Energy
- Digital Industry
- Health and wellbeing
- Agrifood and natural resources
- Digital Society.

Elementi principali del topic

- Tipo di azione: azione di ricerca e innovazione (RIA)
- Modalità: due fasi con presentazione della proposta completa di progetto (*Full Project Proposal*, FPP)
- Data di pubblicazione: 6 febbraio 2024
- Budget indicativo: 52 milioni di euro
- TRL: tra 3 e 4 alla fine del progetto
- Scadenza (Definizione del Progetto): 14 maggio 2024, 17:00 (ora di Bruxelles)
- Scadenza (Presentazione della proposta completa di Progetto): 17 settembre 2024, 17:00 (ora di Bruxelles)

Tassi di co-finanziamento

La seguente tabella mostra i tassi di cofinanziamento come percentuali del costo ammissibile secondo Horizon Europe:

Tipo di beneficiario	Contributo UE
Grandi imprese	25%
PMI	35%
Università/altro (non profit)	35%

2.2.2 Call 2024-2, Topic 2. Focus topic on Sustainable and greener manufacturing

Questo topic riguarda lo sviluppo di una produzione di semiconduttori sostenibile e più pulita attraverso la riduzione dell'impronta ambientale, con particolare attenzione ai materiali. I risultati del progetto devono contribuire ad incrementare l'uso di materiali, prodotti chimici e solventi ecologici, ridurre rifiuti ed emissioni durante la produzione e la lavorazione, e prevenire la futura scarsità di alcuni materiali critici per la lavorazione dei semiconduttori attraverso prodotti più efficienti ed economici e attraverso il riciclo dei rifiuti durante il processo di produzione.

Elementi principali del topic

- Tipo di azione: azione di ricerca e innovazione (RIA)
- Modalità: due fasi con presentazione della proposta completa di progetto (Full Project Proposal, FPP)
- Pubblicazione: 6 febbraio 2024
- Budget indicativo: 15 milioni di euro
- TRL: tra 3 e 5 alla fine del progetto
- Scadenza (Definizione del Progetto): 14 maggio 2024, 17:00 (ora di Bruxelles)
- Scadenza (Presentazione della proposta completa di Progetto): 17 settembre 2024, 17:00 (ora di Bruxelles).

Tassi di co-finanziamento

La seguente tabella mostra i tassi di cofinanziamento come percentuali del costo ammissibile secondo Horizon Europe:

Tipo di beneficiario	Contributo UE
Grandi imprese	25%
PMI	35%
Università/altro (non profit)	35%

2.3 Call 2024-3

2.3.1 Call 2024-3, Topic 1. Joint call with Korea on heterogeneous integration and neuromorphic computing technologies for future semiconductor components and systems

La seguente call nasce dalla Digital Partnership lanciata in collaborazione con la Repubblica di Corea nel mese di giugno 2023, e dalla volontà di collaborare alla ricerca sui semiconduttori in progetti a basso TRL. I progetti devono contribuire alla creazione di:

- nuovi materiali, processi, dispositivi, e concetti di progettazione per sistemi informatici neuromorfi che supportino un consumo energetico molto basso, connettività e funzioni integrate per applicazioni mobili;
- tecnologie alternative di processo produttivo dei chip, che sostengano a medio e lungo termine l'evoluzione dei dispositivi e riducano l'impronta ambientale;
- soluzioni di packaging avanzate che mirino all'integrazione eterogenea di più funzioni.

Elementi principali del topic

- Tipo di azione: azione di ricerca e innovazione (RIA)
- Modalità: una fase con presentazione della proposta completa di progetto (Full Project Proposal, FPP)
- Pubblicazione: 6 febbraio 2024
- Budget indicativo: 6 milioni di euro
- TRL: da 2 a 4 alla fine del progetto
- Scadenza (Presentazione della proposta completa di Progetto): 14 maggio 2024, 17:00 (ora di Bruxelles)

Tassi di co-finanziamento

La seguente tabella mostra i tassi di cofinanziamento come percentuali del costo ammissibile secondo Horizon Europe:

Tipo di beneficiario	Contributo UE
Grandi imprese	100%
PMI	100%
Università/altro (non profit)	100%

3. Overview delle *non-initiative calls* 2024

La seguente tabella mostra le call, con i rispettivi budget:

Call		Budget (milioni di euro)
Call 2024-1		
HORIZON-Chips 2024-1-IA T1	Global call according to SRIA 2024 (IA)	103.0
HORIZON-Chips 2024-1-IA T2	Focus topic on <i>“High Performance RISC-V Automotive Processors supporting SDV”</i>	20.0
HORIZON-Chips 2024-1-IA T3	Focus topic on <i>“Service Oriented Framework for the Software Defined Vehicle of the future”</i>	20.0
Call 2024-2		
HORIZON-Chips 2024-2-RIA-T1	Global call according to SRIA 2023 (RIA)	52.0
HORIZON-Chips 2024-2-RIA T2	Focus topic on <i>“Sustainable and greener manufacturing”</i>	15.0
Call 2024-3		
HORIZON-Chips 2024-3-RIA	Joint call with Korea on Heterogeneous integration and neuromorphic computing technologies for future semiconductor components and systems	6.0
Totale		216.0

4. Condizioni di ammissibilità

Oltre alle condizioni descritte nel dettaglio all'Allegato 1 del bando¹, alcuni topic richiedono il rispetto di ulteriori requisiti:

- Per quanto riguarda i topic 1, 2 e 3 della Call 2024-1 ed il topic 2 della Call 2024-2, la dimensione massima del progetto è fissata a 70 partecipanti, ed il contributo massimo per partner è limitato al 40% del finanziamento totale UE per il progetto.
- Per quanto riguarda il topic 1 della Call 2024-2, la dimensione massima del progetto è fissata a 50 partecipanti, ed il contributo massimo per partner è limitato al 30% del finanziamento totale UE per il progetto.

Per i partner di uno Stato partecipante che coordina le sovvenzioni, possono essere applicate regole specifiche riguardanti l'ammissibilità al finanziamento nazionale. Inoltre, i candidati stabiliti in Paesi associati a Horizon Europe o in paesi terzi che stanno negoziando l'associazione a Horizon Europe saranno trattati come soggetti stabiliti in un Paese associato, se l'accordo di associazione a Horizon Europe con il paese terzo interessato si applica al momento della firma della convenzione di sovvenzione.

5. Budget e condizioni di eleggibilità previste dall'Italia

L'Italia partecipa ai bandi non-initiative di Chips JU con fondi provenienti dal Ministero dell'Università e della Ricerca (MUR), che fornirà supporto finanziario per 5 milioni di euro, fondi provenienti dal Fondo per gli Investimenti nella Ricerca Scientifica e Tecnologica (FIRST).

Gli enti ammissibili ai finanziamenti sono: imprese, università, istituti di ricerca, enti di ricerca che abbiano un'organizzazione stabile in Italia.

Inoltre, è necessario soddisfare le seguenti condizioni:

- I partecipanti devono essere registrati all'Anagrafe Nazionale della Ricerca. Coloro che non sono registrati dovranno far richiesta dopo il termine della call.
- Il partecipante non deve essere inadempiente rispetto ad altri finanziamenti ricevuti dal Ministero.
- Il partecipante non deve aver richiesto/ottenuto altri finanziamenti per lo stesso progetto, oltre al finanziamento KDT.

¹ Il bando è disponibile nel sito web della Chips JU, accedendo a [questa pagina web](#).

- Il partecipante deve rispettare la legge italiana "D.Lgs. n 159 del 6/09/2011 e successive modificazioni ed integrazioni".
- Il partecipante non deve essere sottoposto a procedura fallimentare ai sensi dell'art. 5, comma 4, lett.b) del DM 1413/2021 e non deve essere una società in difficoltà secondo la definizione di cui al numero 18) dell'art. 2 "Definizioni" del Regolamento (UE) n. 651/2014.
- Il partecipante deve essere in regola con gli obblighi previsti dalla normativa contributiva e previdenziale (DURC).
- I registri giudiziari e pendenti del rappresentante legale del partecipante devono essere negativi.
- I soggetti privati devono rispettare specifici criteri finanziari indicati nella call (Allegato 3, pagina 108-109).
- Le aziende devono avere i mezzi finanziari per eseguire il progetto e un potenziale per utilizzare i risultati.
- Il partecipante deve prevedere, dopo la fine del progetto, lo sfruttamento dei risultati in modo da garantire il ritorno dell'investimento.
- I partecipanti devono dimostrare la sussistenza dell'effetto di incentivazione di cui all'art. 6 del GBER.

Il contributo massimo per progetto che può essere richiesto al MUR dai partecipanti italiani è di 800.000 euro. La seguente tabella mostra nel dettaglio il contributo massimo disponibile per ciascun topic:

Call	Budget complessivo	Budget massimo per progetto
Chips-2024-1-IA-Topic-1	Non supportato	Non supportato
Chips-2024-1-IA-Topic-2	800,000	800,000
Chips-2024-1-IA-Topic-3	800,000	800,000
Chips-2024-2-RIA-Topic-1	2,600,000	650,000
Chips-2024-2-RIA-Topic-2	800,000	800,000

Di seguito sono invece riportati i tassi di co-finanziamento previsti dal MUR per ciascuna tipologia di ente ammissibile:

Tipo di partner	Tasso di co-finanziamento per i topic: Chips-2024-1-IA-Topic-2 Chips-2024-1-IA-Topic-3	Tasso di co-finanziamento per i topic: Chips-2024-2-RIA-Topic-1 Chips-2024-2-RIA-Topic-2
Grande impresa	25%	25%
Piccola o Media impresa	30%	35%
Università, centri di ricerca e organizzazioni di ricerca	35%	35%

Su richiesta dei richiedenti può essere effettuato un pagamento anticipato, pari a 80% del contributo totale. La parte restante sarà retribuita alla fine del progetto. Se i beneficiari non richiedono un pagamento anticipato, la restante parte del contributo sarà versata a rate dopo ogni periodo di rendicontazione.

La candidatura deve essere presentata al MUR entro la stessa scadenza del bando Chips JU. **Tutti i partecipanti italiani devono presentare una candidatura nazionale attraverso la seguente piattaforma web:** <http://www.ricercainternazionale.miur.it/era/european-partnership-2021-27/CHIPS-JU.aspx>

Il funzionario di riferimento per il MUR è Aldo Covello:

- +39 3755102431
- aldo.covello@mur.gov.it

6. Siti web e documenti di riferimento

Per ulteriori informazioni:

- [Sito web della Chips JU](#)
- [Chips JU non-initiative calls 2024](#)